

最先端の QUANTUM III テクノロジー

自社開発の40nmプロセス高精度 QUANTUMIII SoCチップとAGC RFチップ。



フル・コンステレーション

BDS-3, BDS-2, GPS, GLONASS, GALILEO, QZSS, NavIC, L-band, SBASをサポート。



高精度

高度なQUANTUM RTKアルゴリズムにより、複雑 な環境でも高速で信頼性の高いRTKをサポート。



GNSS + INS

内蔵IMUと高精度統合ナビゲーションアルゴリズム による連続測位、姿勢、ヘディングデータ出力をサ



高い更新レート

最大50Hzのデータ更新を低遅延でサポートし、ハ イダイナミックシーンの要求に応える。



マルチサイズ

LGAパッケージのコンパクトサイズ。カード型と容易 に統合可能。



干渉防止

高度な適応型干渉防止技術により、SINRは最大 50dB。



低消費電力

超低消費電力、K7シリーズモジュールより50%減 少、より長い作業時間を保証します。

ComNav Technology社は、自社開発のQUANTUM III SoCとRFチップを搭載した新シリーズの高精度GNSSモジュールK8を発表しました。内蔵IMUと高精 度統合ナビゲーションアルゴリズムにより、K8シリーズモジュールは精度、信頼性、測位継続性の点で優れています。

K8モジュールは、測量やマッピング、モニタリング、UAV、自動運転、精密農業、機械制御、ロボット、海洋車両管理、エアロスペースなどの高精度測位や 姿勢測定分野で幅広く使用することができます。



@ComNav Technology Ltd.













HIGH ACCURACY GNSS MODULES



































100	
100	. J
	11000
1007	
250	
50=	

K8 SERIES	ES			alino GNSS	SENOPHER SEN	The other states of the states	Sino GNSS bell boss Median	Salve On the Control of the Control
GNSS MODULES	OULES	K801	K802	K803 Lite	K803S	K803	K823	K827
	Size	12x16x2.4 mm	22×17×2.8mm	30×30×3.2 mm	30×30×3.2 mm	30×30×3.2 mm	30×40×3.2 mm	46×71×10mm
	Frequency	Dual-frequency	Dual-frequency	Dual-frequency	Multi-frequency	Multi-frequency	Dual-frequency	Multi-frequency
	BDS	B11, B2a	B11,B21,B1C,B2b	B11, B21/B31	B11, B21, B31, B1C, B2a, B2b	B11, B21, B31, B1C, B2a, B2b	B11, B31,B1C*	B11, B21, B31, B1C, B2a, B2b
	GPS	L1 C/A, L5	L1C/A, L2P,L2C	L1C/A, L2P,L2C	L1C/A, L2P,L2C, L5	L1C/A, L2P,L2C, L5, L1C	L1C/A, I2C, I2P	L1C/A, L1C, L2P, L2C, L5
	GLONASS	G1	G1, G2	G1,G2	G1,G2	G1,G2,G3	G1,G2	G1, G2, G3
極	GAL	E1, E5a	E1,E5b	E1, E5b	E1, E5b, E5a	E1, E5b, E5a, E6, E5 AltBoc	E1, E5b	E1, E5b, E5a, E5 AltBoC*, E6c
 	QZSS	L1 C/A, L5	L1C/A,L2C	L1C*	L1C, L2, L5	L1C, L2, L5, L1C/A, L2/C	L1C/A, L2C	L1C/A, L2C, L5, L1C*
	SBAS	L1C/A	L1C/A	L1C/A	L1C/A, L5	L1C/A, L5	L1C/A	L1C/A
	IRNSS	ı		ı	L5*	L5		L5
	L-Band*	ı		1	+	+	+	+
	SPP	H:≤1.5m V:≤3.0m	H:≤1.5m V:≤3.0m	H:≤1.5m V:≤3.0m	H:≤1.5m V:≤3.0m	H:≤1.5m V:≤3.0m	H:≤1.5m V:≤3.0m	H:≤1.5m V:≤3.0m
精度	DGPS	H:≤0.3m V:≤0.5m	H:≤0.3m V:≤0.5m	H:≤0.3m V:≤0.5m	H:≤0.3m V:≤0.5m	H:≤0.3m V:≤0.5m	H:≤0.3m V:≤0.5m	H:≤0.3m V:≤0.5m
	RTK	H:≤8mm+1ppm	H: 8 mm + 1 ppm	H:≤8mm+1ppm	H:≤8mm+1ppm	H:≤8mm+1ppm	H:≤8mm+1ppm	H:≤8mm+1ppm
		V:≤15mm+1ppm	V:15 mm + 1 ppm	V:≤15mm+1ppm	V:≤15mm+1ppm	V:≤15mm+1ppm	V:≤15mm+1ppm	V:≤15mm+1ppm
速度精度		≤0.02m/s	≤ 0.02 m/s	≤0.02m/s	≤0.02m/s	≤0.02m/s	≤0.02m/s	≤0.02m/s
ヘディング精度	Azimuth						0.2°/R²	0.15°/R
	Roll or Pitch						0.3°/R	0.25R
	Raw Data	2H2	100Hz*	10Hz	20Hz	20Hz	20Hz	50Hz*
	RTK*	2H2	50Hz*	10Hz	20Hz	20Hz	20Hz	50Hz*
機能	IMU	upgradable	support		-	support	support	support
	Serial Port	2xLVCM0S	3 UART ports	4×LVCMOS	4×LVCMOS	4×LVCMOS	3×LVCMOS	3×LVCMOS
-	PPS	1	-	_	_	1	1	-
0/	EVENT	1	-	2	2	2	2	2
	SPI	_	-	—	-	-	1	2
	0	LGA24Pin, 1.05mm	LGA 54pin,	LGA 82Pin, 1.27mm	LGA 82Pin, 1.27mm	LGA 82Pin, 1.27mm	LGA 60Pin, 1.27mm	2×14pin, 2mm
物理·電気仕様	Weight(g)	1.6	ις	ω	8	80	10	15.0
	Input Voltage	+3.3V DC	+3.3V ~ +5.0V ± 5%VDC	+3.3V DC	+3.3V DC	+3.3V DC	+3.3V DC	+ 3.3V ~5.0V± 5 % DC

1.6

0.85

9.0

0.15



THE P



K803_EK0405

BOARDS







K823_EK0407

4×LVCMOS 3×LVCMOS 1 1 2 2 1 1 1 1 1 1 2×22,1.27mm 2×12,2mm 2×22,1.27mm 2×12,2mm 15 20 +3.3-5.5V DC +3.3-5.5V DC		Size	40×50 mm	46×71 mm	60×100 mm	46×71 mm
PPS 1 1 EVENT 2 2 VARF 1 1 ATOM 1 1 SPI [®] 1 1 IO 2×22,1.27mm 2×12,2mm Weight(g) 15 20 Input Votage +3.3-5.5V DC +3.3-5.5V DC Douger Construction (A) 12 Douger Construction (A) 12		Serial Port	4×LVCMOS	3×LVCMOS	$3 \times LVCMOS, 1 \times RS232$	3×LVCMOS
EVENT 2 2 VARF 1 1 ATOM 1 1 SPI® 1 1 IO 2×22,1.27mm 2×12,2mm Weight(g) 15 20 Input Votage +3.3-5.5V DC +3.3-5.5V DC Power Construction (a) 12 Input Votage 1.2		PPS	1	1	1	1
VARF 1 1 ATOM 1 1 SPI [©] 1 1 IO 2×22, 1.27mm 2×12, 2mm Weight(g) 15 20 Input Votage +3.3-5.5V DC +3.3-5.5V DC Power Construction (vs) 12 Input Votage 1.2	0/1	EVENT	2	2	2	2
ATOM 1 1 SPI® 1 1 IO 2×22, 1.27mm 2×12, 2mm Weight(g) 15 20 Input Votage +3.3-5.5V DC +3.3-5.5V DC Power Construction (w) ® 12 Incommercial construction (w) % 12		VARF	1	1	1	
SPI® 1 1 1 1 1 1 1 1 1		АТОМ	1	1	1	
IO 2 × 22, 1.27 mm 2 × 12, 2 mm Weight(g) 15 20 Input Votage +3.3-5.5V DC +3.3-5.5V DC Power Construction (w) 3 12		SPI®	1	1	1	1
Weight(g) 15 20 Input Votage +3.3-5.5V DC +3.3-5.5V DC		01	2×22, 1.27mm	2×12, 2mm	2×22, 2mm	2×12, 2mm
+3.3-5.5V DC +3.3-5.5V DC 12	物理·電気仕様 	Weight(g)	15	20	34	24
12 12		Input Votage	+3.3-5.5V DC	+3.3-5.5V DC	+3.3-5.5V DC	+3.3-5.5V DC
71.0		Power Consumption(w)②	1.2	1.2	1.2	1.8







EVK-K823

Evaluation Kit

	Size	73.5×100×22mm	73.5×100×22mm	
	Serial Port	1×RS232, 3×LVCMOS	1×RS232,3×LVCMOS	
	PPS	1	1	
0/1	EVENT	2	2	
	BT③	1	1	
	GPIO	2	2	
	01	16PIN,2.5mm	16PIN,2.5mm	
物理·電気仕様	Weight(g)	300	300	
	Input Voltage	+5-12V DC	+5-12V DC	
	Power Consumption(w)②	1.5	2	

注:"-"はサポートしない"+"は条件付きサポート"*"はアップグレード可能 1. 実際の値は電圧と使用温度に影響されます。 2. R: ヘッディングスースラインの長さ (メートル)。